

Teil 2:

Assembler / Mikroprogramm

Einführung

Bisher:

- Aufbau von Datenstrukturen im Hauptspeicher
- Aufbau von Assembler-Programmen

=> „leblose“ Daten / „lebloser“ Programm-Code

Im Folgenden:

- CPU liest / schreibt Datenstrukturen im Hauptspeicher
- CPU führt Programm-Code aus

=> „lebendige Daten“

„Wie funktioniert ein Rechner?“

Einführung

viele Beispiele

- schematisch, vereinfacht
- aus Informatiker-Sicht

wirkliche Implementierung weicht ab

- aus Performance-Gründen
- aus technischen Gründen

hier Ziel:

- möglichst einfache, verständliche Darstellung
- Prinzip soll begriffen werden
- nicht Details sondern Zusammenhänge wichtig

Übersicht

Main Bus

